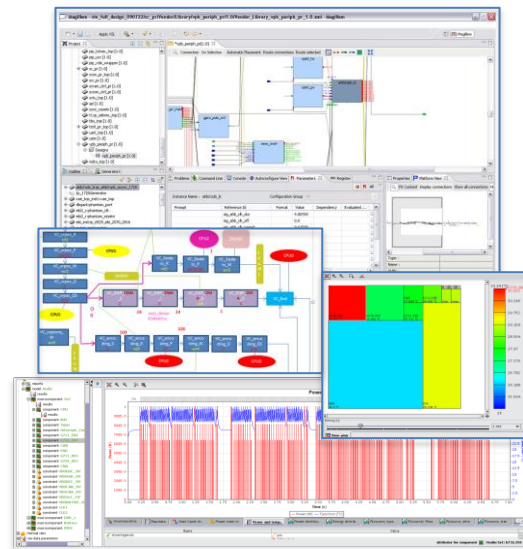


Objectifs du projet:

- Environnement pour l'analyse et la conception haut niveau de systèmes sur puce (SoC) en considérant les critères :
 - Performances
 - Puissance dissipée – énergie
 - Comportements thermiques
- en s'appuyant sur des standards du domaine
 - SystemC-TLM, IP-XACT, UPF
- en amont des flots de conception classiques
- Flot associant les méthodes/outils des partenaires

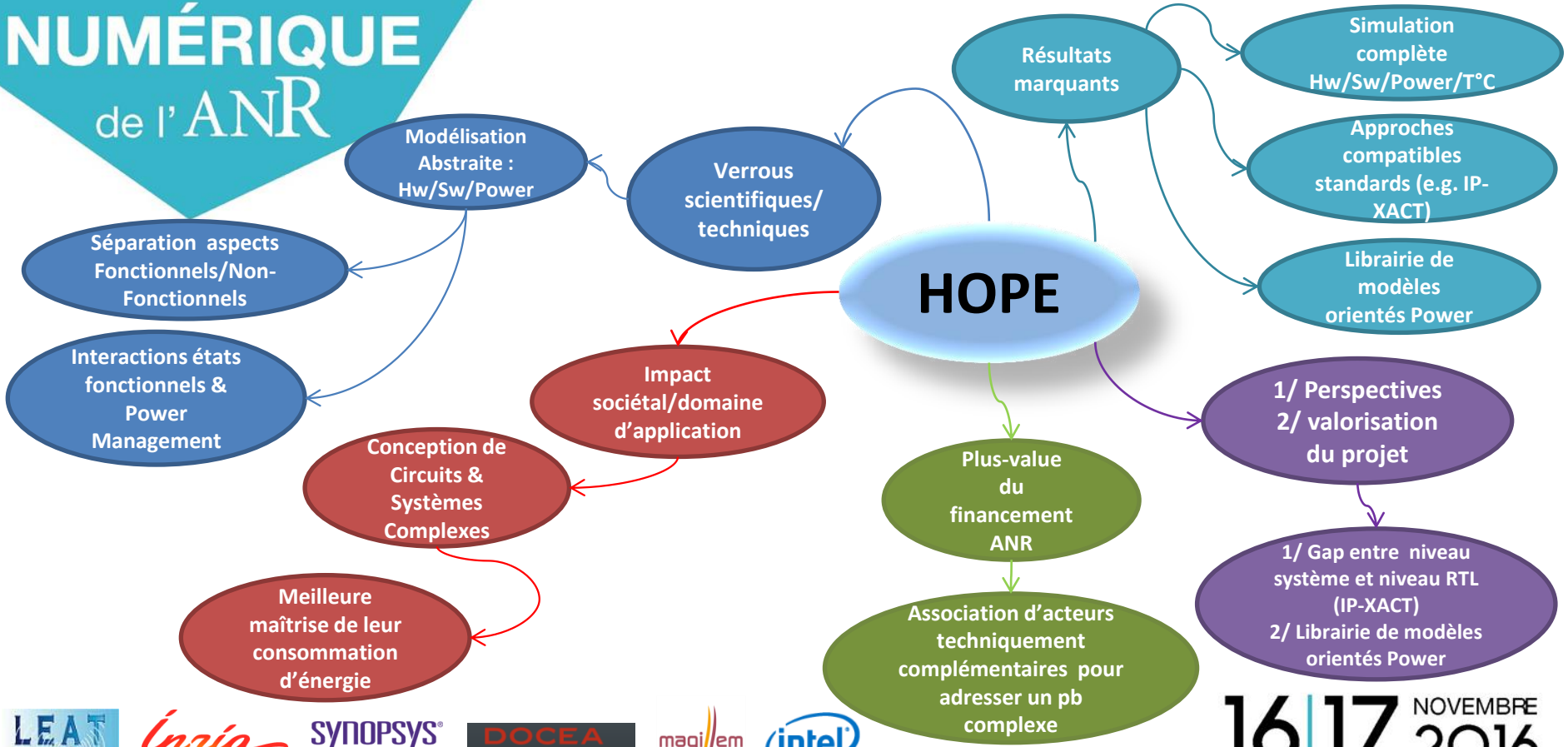
- TYPE DE PROJET: PRCE
- TYPE DE RECHERCHE: R. I.
- COUT COMPLET: 2 940 344 €
- AIDE DE L'ANR: 824 076 €
- DATE DE DEMARRAGE: octobre 2012
- DUREE: 40 mois
- SITE WEB: <http://anr-hope.unice.fr/>

- Coordinateur du projet: LEAT
- Partenaire 1: CNRS/LEAT
- Partenaire 2: INRIA
- Partenaire 3: (Texas Instruments)
- Partenaire 4: SYNOPSIS
- Partenaire 5: DOCEA POWER
- Partenaire 6: MAGILLEM
- Partenaire 7: INTEL



Les rencontres du
NUMÉRIQUE
de l'ANR

HOPE: Hierarchically Organized Power/Energy management



16|17 NOVEMBRE
2016